

UNIVERSIDAD NACIONAL DEL CALLAO
FACULTAD DE INGENIERÍA ELÉCTRICA Y ELECTRÓNICA

RESOLUCIÓN DE CONSEJO DE FACULTAD DE LA FACULTAD DE INGENIERÍA ELÉCTRICA Y ELECTRÓNICA DE LA UNIVERSIDAD NACIONAL DEL CALLAO N° 465-2016-CFFIEE. Bellavista, 08 de setiembre de 2016.

Visto, el **Proveído N° 3112-2016-DFIEE** del Señor Decano de la FIEE, recibido en Secretaría Académica de la FIEE el 29 de agosto de 2016, en el que adjunta el **OFICIO N° 097-2016-UIFIEE** del Director de la Unidad de Investigación de la FIEE, en la que se adjunta la **Resolución de Comité Directivo de la Unidad de Investigación N° 036-2016-CDUIFIEE**, en la que se Aprueba el informe Final del Proyecto de Investigación titulado: **"TEXTO: DISEÑO DE SISTEMAS REALIMENTADOS CON VARIABLES DE ESTADO"**, presentado por el Profesor Investigador **Ing. JULIO CÉSAR BORJAS CASTAÑEDA**, adscrito a la FIEE, en la categoría Asociado a Tiempo Completo (TC), ejecutado en el cronograma de ejecución es entre el 01 de julio de 2015 al 31 de junio de 2016 (12 Meses);

CONSIDERANDO:

Que, con **Resolución Rectoral N° 314-2015-R**, se aprobó la realización del proyecto de Investigación Titulado **"TEXTO: DISEÑO DE SISTEMAS REALIMENTADOS CON VARIABLES DE ESTADO"**, presentado por el Profesor Investigador **Ing. JULIO CÉSAR BORJAS CASTAÑEDA**, adscrito a la FIEE, en la categoría Asociado a Tiempo Completo (TC), ejecutado en el cronograma de ejecución es entre el 01 de julio de 2015 al 31 de junio de 2016 (12 Meses);

Que, con **Resolución de Comité Directivo de la Unidad de Investigación N°036-2016-CDUIFIEE**, de fecha 24 de agosto de 2016, se aprobó el Informe Final del Proyecto de Investigación Titulado **"TEXTO: DISEÑO DE SISTEMAS REALIMENTADOS CON VARIABLES DE ESTADO"**, presentado por el Profesor Investigador **Ing. JULIO CÉSAR BORJAS CASTAÑEDA**, adscrito a la FIEE, en la categoría Asociado a Tiempo Completo (TC), ejecutado en el cronograma de ejecución es entre el 01 de julio de 2015 al 31 de junio de 2016 (12 Meses);

Que, el Consejo de Facultad de la Facultad de Ingeniería Eléctrica y Electrónica, en su Sesión Ordinaria de fecha 08 de setiembre de 2016, se acordó: **APROBAR**, el Informe Final del Trabajo de Investigación Titulado **"TEXTO: DISEÑO DE SISTEMAS REALIMENTADOS CON VARIABLES DE ESTADO"**, presentado por el Profesor Investigador **Ing. JULIO CÉSAR BORJAS CASTAÑEDA**, adscrito a la FIEE, en la categoría Asociado a Tiempo Completo (TC), ejecutado en el cronograma de ejecución es entre el 01 de julio de 2015 al 31 de junio de 2016 (12 Meses);

En uso de las atribuciones que le confieren los Artículos 180.5° y 180.23°, del Estatuto de la Universidad Nacional del Callao.

RESUELVE:

1. **APROBAR**, el Informe Final del Trabajo de Investigación Titulado: **"TEXTO: DISEÑO DE SISTEMAS REALIMENTADOS CON VARIABLES DE ESTADO"**, presentado por el Profesor Investigador **Ing. JULIO CÉSAR BORJAS CASTAÑEDA**, adscrito a la FIEE, en la categoría Asociado a Tiempo Completo (TC), ejecutado en el cronograma de ejecución es entre el 01 de julio de 2015 al 31 de junio de 2016 (12 Meses).
2. **TRANSCRIBIR**, la presente Resolución al Vicerrectorado de Investigación (VRI), Unidad de Investigación (UIFIEE) e interesado para conocimiento y fines consiguientes.

Regístrese, comuníquese y archívese.

JHGG/SLRJ/caa

RCF3652016

UNIVERSIDAD NACIONAL DEL CALLAO
Facultad Ingeniería Eléctrica y Electrónica

Sr. Ing. Salvador Rodríguez Jiménez
SECRETARÍA ACADÉMICA

UNIVERSIDAD NACIONAL DEL CALLAO
FACULTAD DE INGENIERÍA ELÉCTRICA Y ELECTRÓNICA

Sr. Juan Verber Grados Gamarra
DECANO